

複合インターフェース基板 ISP-012-1 仕様書

株式会社アイ・エス・システム
2007. 02

1. 外形

- 115mm X 50mm
- 最大部品高さ 25mm
- 取り付け穴位置、コネクタ位置等の詳細は、添付レイアウト図を参照のこと。

2. 基本仕様

入力電源 : DC5V 単一 (電源コネクタは、B2PS-VH 使用)

入出力仕様

- ・ 8ビットオープンコレクタ出力 TTLレベル入力 ⇒ TD62385(東芝)によるオープンコレクタ出力 (最大定格 50V 500mA)
- ・ 4ビットリレー接点出力 TTLレベル入力 ⇒ G5V-1(オムロン)による リレー接点出力 (a接点 & コモン 負荷:AC125V 0.5A DC24V 1A)
- ・ 4ラインシリアル通信インターフェース
RS-485(26LS32)入力 or フォトカプラ(TLP-521-4)をジャンパにより選択 ⇒ TTLレベル出力
低速(19200bpsまで)の信号はフォトカプラ入力が可能です。
高速タイプフォトカプラ(TLP108)搭載 **ISP-012-2** も用意しております。
この4ビット信号は 通信データではなくても制御データ用として使用可能です。

3. コネクタ接続

ISP-012-1には、以下の3種類のコネクタを設けている。

(1) +5V電源コネクタ CN1: B2PS-VH(JST)

ピン番号	信号名	備考
1	+5V	ロジック電源
2	GND	GND

(2) 制御信号入力コネクタ

CN2: HIF3FC-20PA-2.54DSA(ヒロセ)

ピン番号	信号名	内容
1	OC 1	オープンコレクタ出力用データ 1
2	OC 2	オープンコレクタ出力用データ 2
3	OC 3	オープンコレクタ出力用データ 3
4	OC 4	オープンコレクタ出力用データ 4
5	OC 5	オープンコレクタ出力用データ 5
6	OC 6	オープンコレクタ出力用データ 6
7	OC 7	オープンコレクタ出力用データ 7
8	OC 8	オープンコレクタ出力用データ 8
9	RY 1	リレー接点出力用データ 1
10	RY 2	リレー接点出力用データ 2
11	RY 3	リレー接点出力用データ 3
12	RY 4	リレー接点出力用データ 4
13	PC 1+	シリアル通信データ/制御信号 1 入力
14	PC 1-	
15	PC 2+	シリアル通信データ/制御信号 2 入力
16	PC 2-	
17	PC 3+	シリアル通信データ/制御信号 3 入力
18	PC 3-	
19	GND	
20	GND	
21	PC 4+	シリアル通信データ/制御信号 4 入力
22	PC 4-	
23	GND	
24	GND	
25	GND	
26	GND	

(3) 制御信号入力コネクタ

CN3: HIF3FC-30PA-2.54DSA(ヒロセ)

ピン番号	信号名	内容
1	GND	
2	GND	
3	OC 1 out	オープンコレクタ出力用データ 1
4	OC 2 out	オープンコレクタ出力用データ 2
5	OC 3 out	オープンコレクタ出力用データ 3
6	OC 4 out	オープンコレクタ出力用データ 4
7	OC 5 out	オープンコレクタ出力用データ 5
8	OC 6 out	オープンコレクタ出力用データ 6
9	OC 7 out	オープンコレクタ出力用データ 7
10	OC 8 out	オープンコレクタ出力用データ 8
11	GND	
12	GND	
13	RY 1C	リレー1 接点出力 コモン
14	RY 1A	リレー1 接点出力 A接点
15	RY 2C	リレー2 接点出力 コモン
16	RY 2A	リレー2 接点出力 A接点
17	RY 3C	リレー3 接点出力 コモン
18	RY 3A	リレー3 接点出力 A接点
19	RY 4C	リレー4 接点出力 コモン
20	RY 4A	リレー4 接点出力 A接点
21	GND	
22	GND	
23	PC 1 out	シリアル通信データ/制御信号 1 TTL出力
24	PC 2 out	シリアル通信データ/制御信号 2 TTL出力
25	PC 3 out	シリアル通信データ/制御信号 3 TTL出力
26	GND	
27	PC 4 out	シリアル通信データ/制御信号 4 TTL出力
28	GND	
29	GND	
30	GND	